**Seminarska naloga**

# MOOROV ZAKON

# KAZALO

[MOOROV ZAKON 1](#_Toc152684672)

[KAZALO 2](#_Toc152684673)

[UVOD 3](#_Toc152684674)

[MOOROV ZAKON 3](#_Toc152684675)

[PROCESOR 3](#_Toc152684676)

[Zgodovina 3](#_Toc152684677)

[Lastnosti 4](#_Toc152684678)

[GRAFIČNI PROCESOR 4](#_Toc152684679)

[ZAKLJUČEK 5](#_Toc152684680)

[VIRI 6](#_Toc152684681)

# UVOD

Pred 40 leti je Gordan Moor, soustanovitelj družbe Intel rekel, da se bo število tranzistorjev v posameznem elektronskem vezju podvojilo v zelo hitrem času, kar je kasneje postalo pravilo v tej hitro rastoči panogi. Leta 1965 je napisal, da pričakuje, da se bo število elementov na čipov podvojilo na 24 mesecev, vendar je kasneje njegov sodelovec David House začel navajati, da je bil pravzaprav mišljen časovni cikel 18 mesecev. V seminarski nalogi sem opisal procesor, saj je to del Moorovega zakona.

# MOOROV ZAKON

**Zmogljivosti računalnikov se podvojijo vsakih 18 mesecev.**

# PROCESOR

**Procésor** ali **centrálno procésna enôta** (**CPE**) je osrednji del [računalnika](http://sl.wikipedia.org/wiki/Ra%C4%8Dunalnik), ki obdeluje (procesira) [podatke](http://sl.wikipedia.org/wiki/Podatek) ter nadzoruje in upravlja ostale enote. **Mikroprocesor** je procesor, ki je izveden v enem samem [integriranem vezju](http://sl.wikipedia.org/wiki/Integrirano_vezje) ([čipu](http://sl.wikipedia.org/wiki/%C4%8Cip)). Danes to že velja za skoraj vse procesorje.

Starejši microprocesorji (med drugimi [Intel](http://sl.wikipedia.org/wiki/Intel) 80486DX2 in Intel 80386

## Zgodovina

Prvi komercialni procesor je bil 4-[bitni](http://sl.wikipedia.org/wiki/Bit) [Intel](http://sl.wikipedia.org/wiki/Intel) 4004, izdelan leta [1971](http://sl.wikipedia.org/wiki/1971). Istočasno pa so [inženirji](http://sl.wikipedia.org/wiki/In%C5%BEenir) podjetja [Texas Instruments](http://sl.wikipedia.org/wiki/Texas_Instruments) razvijali procesor TMS 1000. To podjetje je leta [1973](http://sl.wikipedia.org/wiki/1973) tudi [patentiralo](http://sl.wikipedia.org/wiki/Patent) mikroprocesor na enem čipu.

Intel je kasneje razvil prvi 8-bitni procesor, 8008 in naslednika Intel 8080 ter Zilog Z80. Podjetje [Motorola](http://sl.wikipedia.org/w/index.php?title=Motorola&action=edit) je v tem času razvilo procesor 6800 in kasneje 6502. Ti procesorji so v [80. letih](http://sl.wikipedia.org/wiki/1980.) povzročili »revolucijo« [hišnih računalnikov](http://sl.wikipedia.org/wiki/Hi%C5%A1ni_ra%C4%8Dunalnik), ki so bili dostopni že za manj kot 100 [dolarjev](http://sl.wikipedia.org/wiki/Ameri%C5%A1ki_dolar).

Microprocesor [IBM](http://sl.wikipedia.org/wiki/IBM) PowerPC 601

## Lastnosti

Dve glavni latnosti procesorja sta frekvenca (št. operacij na sekundo) in število bitov, ki jih obdela v eni operaciji. Število bitov procesorja v osebnem računalniku je 32 ali 64, frekvenca (delovni takt) procesorjev pa nekaj [GHz](http://sl.wikipedia.org/wiki/Hertz). Število elementov ([tranzistorjev](http://sl.wikipedia.org/wiki/Tranzistor)) v procesorju je lahko več sto [milijonov](http://sl.wikipedia.org/wiki/Milijon). V novejšem času pa so začeli vgrajevati več jeder v en procesor.

Microprocesor Intel D4040

# GRAFIČNI PROCESOR

**Grafični procesor** (GPU - Graphics processing unit) je čip posvečen izračunu slike v [osebnem računalniku](http://sl.wikipedia.org/wiki/Osebni_ra%C4%8Dunalnik) (PC), delovni postaji ali igralni konzoli. Pri obdelavi slike gre za veliko količino razmeroma preprostih računskih operacij. Grafični procesor je temu prilagojen. Njegova zgradba je močno paralelna. To pomeni, da ima nekaterih enot več, ki delujejo hkrati. S tem se močno poveča hitrost izračuna slike.

Ena pomembnejših sestavin grafičnega procesorja so [cevovodi](http://sl.wikipedia.org/w/index.php?title=Cevovod&action=edit) ([angleško](http://sl.wikipedia.org/wiki/Angle%C5%A1%C4%8Dina) *pipeline*). Obdela eno [slikovno točko](http://sl.wikipedia.org/w/index.php?title=Slikovna_to%C4%8Dka&action=edit) ([angleško](http://sl.wikipedia.org/wiki/Angle%C5%A1%C4%8Dina) *pixel*) v enem urnem ciklu. Sodobne grafične kartice jih imajo od 8 do 32, prihajajoč [ATI](http://sl.wikipedia.org/w/index.php?title=ATI&action=edit)-jev grafični procesor s podporo [DirectX 10](http://sl.wikipedia.org/wiki/DirectX_10) pa jih bo imel kar 64.

[GeForce 6600GT](http://sl.wikipedia.org/w/index.php?title=GeForce_6600GT&action=edit) (NV43) GPU

#

# ZAKLJUČEK

Strokovnjaki so hoteli dokazati, da bo Moorov zakon nehal delovati že po nekaj letih, vendar jih je praksa doslej vselej demantirala. V nekaterih obdobjih je bil cikel podvojitve števila elementov na čipu celo precej krajši od začetnega postulata, ponekod že okoli leto dni ali celo nekaj manj. Ta razvoj nas je pripeljal od čipa s 60 tranzistorji leta 1965 do najsodobnejšega procesorja Itanium, ki ima že prek 1,7 milijarde elementov. Analitiko so danes zelo previdni kaj rečejo, predvsem zato, ker iz laboratorijev že prihajajo vesti, da je moč tako hitrost razvoja pričakovati še vrsto let.

 GORDAN MOOR

# VIRI

INTERNET: <http://sl.wikipedia.org/wiki/Procesor>

 <http://www.humar.com/novica.php?id=193>

 <http://sl.wikipedia.org/wiki/Grafi%C4%8Dni_procesor>

SLIKE:

[http://sl.wikipedia.org/wiki/Slika:6600GT\_GPU.jpg](http://sl.wikipedia.org/wiki/Slika%3A6600GT_GPU.jpg)

<http://www.viphostsystem.com/glossario/moore.jpg>

[http://sl.wikipedia.org/wiki/Slika:CPUs\_old.jpg](http://sl.wikipedia.org/wiki/Slika%3ACPUs_old.jpg)

[http://sl.wikipedia.org/wiki/Slika:IBM\_PowerPC601\_PPC601FD-080-2\_top.jpg](http://sl.wikipedia.org/wiki/Slika%3AIBM_PowerPC601_PPC601FD-080-2_top.jpg)

[http://sl.wikipedia.org/wiki/Slika:Intel\_D4040\_2293B\_top.jpg](http://sl.wikipedia.org/wiki/Slika%3AIntel_D4040_2293B_top.jpg)