ŠOLSKI CENTER NOVO MESTO

SREDNJA ELEKTRO ŠOLA IN TEHNIŠKA GIMNAZIJA

SEMINARSKA NALOGA

PROCESORJI

# KAZALO VSEBINE

[1.PROCESORJI NA SPLOŠNO 4](#_Toc184463624)

[1.1. KAJ JE PROCESOR? 4](#_Toc184463625)

[1.2. KAJ JE MIKROPROCESOR? 4](#_Toc184463626)

[2.ZGODOVINA PROCESORJEV 4](#_Toc184463627)

[3.ARHITEKTURA PROCESORJA 5](#_Toc184463628)

[3.1 32 BITNA ARHITEKTURA 5](#_Toc184463629)

[3.2 64 BITNA ARHITEKTURA 5](#_Toc184463630)

[4.LASTNOSTI PROCESORJEV 6](#_Toc184463631)

[5. ZGRADBA IN DELOVANJE PROCESORJEV 6](#_Toc184463632)

[5.1.ARITMETIČNO LOGIČNA ENOTA(ALE) 6](#_Toc184463633)

[5.2.FLOATING POINT UNIT(FPU) 6](#_Toc184463634)

[5.3.REGISTRI 7](#_Toc184463635)

[5.3.1.RAZDELITEV REGISTROV 7](#_Toc184463636)

[6.OPIS DELOVANJA PROCESORJA 7](#_Toc184463637)

[Slika3 procesor 8](#_Toc184463638)

[7.VRSTE PROCESORJEV 8](#_Toc184463639)

[8.NEKAJ PROCESORJEV 8](#_Toc184463640)

[8.1 GRAFIČNI PROCESOR 9](#_Toc184463641)

[8.2 KOPROCESOR 9](#_Toc184463642)

[8.3.RISC 9](#_Toc184463643)

[8.4.CISC 10](#_Toc184463644)

[9.CEVOVOD 10](#_Toc184463645)

[9.1.HYPER PIPELINE(HIPERCEVOVOD) 10](#_Toc184463646)

[10.PREDPOMNILNIŠKA ZGRADBA PROCESORJA 11](#_Toc184463647)

[10.1.VEČJI PREDPOMNILNIKI 11](#_Toc184463648)

[10.1.1. ČETRT NIVOJSKI PREDPOMNILNIK(L4) 11](#_Toc184463649)

[10.1.2. TRETJE NIVOJSKI PREDPOMNILNIK(L3) 11](#_Toc184463650)

[11.ZAKLJUČEK 11](#_Toc184463651)

[12.VIR LITERATURE 12](#_Toc184463652)

# KAZALO SLIK

## Slika1: Mikroprocesor……………………………………………………………………1

Slika2: Tranzistor…………………………………………………………………….….2

## Slika3: Procesor………………………………………………………………………….5

Slika4: Prikazuje primerjavo cevovodov treh sistemov…………………………………8

Slika 5 prikazuje zgradbo predpomnilnika…………………………………………….…9